115 學年第 2 學期　選修課　網路預選　注意事項

一、選課注意事項

（一）對象：機械工程系　進修部(四技大二~大四生)

（二）選課日期：

115 年 11 月 18（三）日 9 時　至 11 月 24（二）日 22 時

（三）課開課科目一覽表於 11 月 18 日公告於系網頁。

（四）為不影響學生因網路選課而耽誤上課時間，請同學上網選填志願，待時間截止後，系統會依志願順序及亂數篩選規則，進行批次作業亂數篩選，開學時同學可於加退選時間再做部份課程異動。

（五）四技部預選人數不足 15 人，則該課程將可能不開，請同學請務必上網選課，。

二、如何登入系統

選課網址：http://nmsd.ncut.edu.tw/wbcmss/

勤益首頁 學生事務/資訊系統/資訊管理系統-學生篇　登入/填寫學號、密碼/選課作業/班級預選作業/

※同學若有任何問題請洽系辦※

機械工程系 115 年 11 月 12 日公告

機械系 職四機二選 選修課開課一覽表

115 學年第 2 學期

共同 ID	開課代碼	上課時間	科目名稱	學分	正課	備 註
600	9101	星期五 10.11.12	數位邏輯	3	3	機械專業選修

開課年級	職四機二	開課學期	第二學期	使用實驗		
科目名稱	數位邏輯			修 別	選修 學分數	學時數 3/3
授課教師	郭錫勳					
內容綱要	課程摘要 本課程旨在介紹數位系統的基本邏輯閘及邏輯電路應用，引導學生理解邏輯電路的組成結構，並熟練掌握邏輯電路的分析和化簡技巧，進而具備設計數位邏輯電路的能力，為後續進階數位電路設計奠定基礎。			教學單元 1. 基本邏輯閘 2. 布林代數化簡 3. 算術電路 4. 編碼器與解碼器 5. 七段顯示器電路 6. 多工器與解多工器 7. 比較器 8. 正反器 9. 計數器		

National Chin-Yi University of Technology Mechanical Engineering Department

Year of _2027 Syllabus

Year		Semester	□	Pre-taking	
Syllabus	This course introduces the core logic gates of digital systems and their applications in logical circuits. Integrating theory with practice, this course guides students to understand the structural composition of logic circuits and master the techniques for circuit analysis and simplification. Ultimately, this course equips students with the ability to design digital logic circuits, establishing the foundation for advanced digital circuit design.			1. Core logic gates Credit Hour 2. Boolean simplification 3. Arithmetic circuit 4. Encoder and decoder 5. 7-segment display circuit 6. Multiplexer and demultiplexer 7. Comparator 8. Flip-Flops 9. Counter	